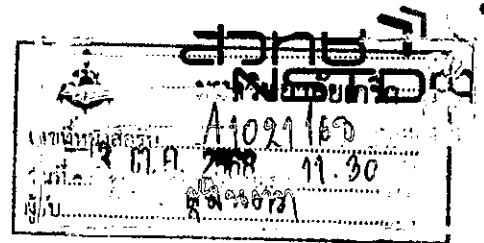


ที่ อว 6001/ว 8855

25 กันยายน 2568

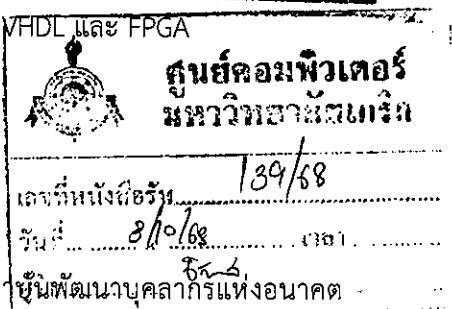


เรื่อง ขอเชิญส่งบุคลากรเข้าร่วมการฝึกอบรมหลักสูตรการออกแบบระบบดิจิทัลด้วย VHDL และ FPGA

เรียน อธิการบดี

มหาวิทยาลัยเกริก

สิ่งที่ส่งมาด้วย แผ่นพับแนะนำหลักสูตร



ด้วย สำนักงานพัฒนาวิทยาศาสตร์และเทคโนโลยีแห่งชาติ (สวทช.) โดยสถาบันพัฒนาบุคลากรแห่งชาติ (สพท.) กำหนดจัดฝึกอบรมหลักสูตรการออกแบบระบบดิจิทัลด้วย VHDL และ FPGA (Digital IC System Design with VHDL and FPGA: DICD) ระหว่างวันที่ 29 - 31 ตุลาคม 2568 ณ โรงแรมเซ็นจูรี พาร์ค กรุงเทพฯ เพื่อสร้างความรู้ความเข้าใจเกี่ยวกับการออกแบบระบบดิจิทัลด้วยภาษา VHDL และนำไปใช้งานจริงบนฮาร์ดแวร์ FPGA ผู้เรียนจะได้เรียนรู้ตั้งแต่พื้นฐานของ VHDL รูปแบบการอธิบายฮาร์ดแวร์ การจำลอง การสังเคราะห์ ไปจนถึงการดาวน์โหลดโปรแกรมลงบนบอร์ด GOWIN FPGA รายละเอียดตามสิ่งที่ส่งมาด้วย หรือ www.career4future.com/dicd

ในการนี้ สถาบันฯ จึงขอเรียนเชิญท่านหรือส่งบุคลากรในสังกัดเข้าร่วมฝึกอบรมในหลักสูตรดังกล่าว โดยมีมอบหมายให้ นายบรรยงก์ จันทรโคติกา เป็นผู้ประสานงาน โทรศัพท์ 08 1825 5143 ไปรษณีย์อิเล็กทรอนิกส์ npcd@nstda.or.th ทั้งนี้ ผู้เข้าร่วมอบรมจากหน่วยงานราชการสามารถเบิกค่าลงทะเบียนจากต้นสังกัดได้ตามระเบียบกระทรวงการคลัง และไม่ถือเป็นวันลาเมื่อได้รับการอนุมัติจากผู้บังคับบัญชา และค่าใช้จ่ายในการส่งบุคลากรเข้าร่วมอบรมของบริษัทหรือห้างหุ้นส่วนนิติบุคคลสามารถนำไปลดหย่อนภาษีได้ 200%

จึงเรียนมาเพื่อโปรดพิจารณา

หนังสือนี้ใช้ลายมือชื่ออิเล็กทรอนิกส์ซึ่งมีผลใช้บังคับได้

๑. *คุณ นันทวัฒน์ นันทวัฒน์*
ผู้อำนวยการ
[Signature]

ขอแสดงความนับถือ

[Signature]

รองผู้อำนวยการ

ปฏิบัติการแทนผู้อำนวยการ

สำนักงานพัฒนาวิทยาศาสตร์และเทคโนโลยีแห่งชาติ

๒. *ดร. อรุณ*
[Signature]
6 ต.ค. 68

สำนักงานกลาง

สถาบันพัฒนาบุคลากรแห่งชาติ

โทรศัพท์ 0 2644 8150 ต่อ 81895 หรือ 08 1825 5143 (บรรยงก์)

ไปรษณีย์อิเล็กทรอนิกส์ npcd@nstda.or.th

DICD-75



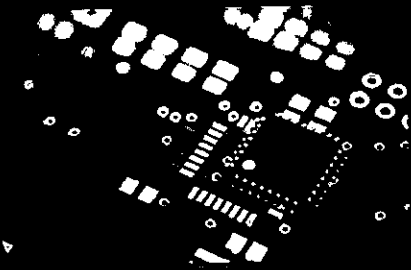
คาริเยร์ 4 ฟิวเจอร์
NSTDA

Career for the Future Academy
สถาบันพัฒนาบุคลากรแห่งอนาคต

หลักสูตร

การออกแบบระบบดิจิทัล ด้วย VHDL และ FPGA

(DIGITAL IC SYSTEM DESIGN WITH VHDL AND FPGA: DICD)



วิทยากรผู้ทรงคุณวุฒิ



คุณชำนาญ ปัญญาไส

นักวิจัย กลุ่มวิจัยไอโอทีและระบบอัตโนมัติสำหรับ
งานอุตสาหกรรม (IIARG) สวทช.
ผู้เชี่ยวชาญการออกแบบวงจรรวมระบบดิจิทัล



โรงแรมเซ็นจูรี่ พาร์ค กรุงเทพ



ระหว่างวันที่ 29 - 31 ตุลาคม 2568

Key Highlights

-  เรียนรู้การออกแบบวงจรดิจิทัลด้วยภาษา VHDL ตั้งแต่พื้นฐานจนถึงการใช้งานจริง
-  ฝึกปฏิบัติออกแบบและทดลองใช้งานบนบอร์ด FPGA ด้วยซอฟต์แวร์ GHDL, GOWIN IDE, VScode
-  พัฒนาศักยภาพการประยุกต์ใช้งานด้าน Industrial Automation & AI บน FPGA
-  ลงมือทำ Mini Project: ฝึกออกแบบและสร้างต้นแบบอุปกรณ์อัจฉริยะที่ใช้งานได้จริงบน FPGA
-  ได้แลกเปลี่ยนเรียนรู้กับผู้เชี่ยวชาญที่มีประสบการณ์ด้านการเขียนโค้ด VHDL และ FPGA มากกว่า 10 ปี

ดูรายละเอียดได้ที่:

<https://www.career4future.com/dicd>



สอบถามรายละเอียดได้ที่

0 2644 8150 ต่อ 81895 (คุณบรรยงก์)

